

2021年10月高等教育自学考试全国统一考试

单片机与接口技术

(课程代码 02613)

注意事项:

1. 本试卷分为两部分, 第一部分为选择题, 第二部分为非选择题。
2. 应考者必须按试题顺序在答题卡(纸)指定位置上作答, 答在试卷上无效。
3. 涂写部分、画图部分必须使用2B铅笔, 书写部分必须使用黑色字迹签字笔。

第一部分 选择题

一、单项选择题: 本大题共15小题, 每小题1分, 共15分。在每小题列出的备选项中只有一项是最符合题目要求的, 请将其选出。

1. 在计算机内部, 用二进制表示数的原因是

A. 高低电平容易表示和实现	B. 二进制可以表示更大浮点数
C. 二进制比八进制更先进	D. 可以减轻阅读和书写
2. 把十六进制AAH转换成二进制是

A. 10101010	B. 10111010
C. 10101011	D. 11101011
3. 在MCS-51中, 能够决定程序执行顺序的寄存器是

A. 地址寄存器	B. 段寄存器
C. 编址寄存器	D. 程序计数器
4. 若MCS-51单片机时钟频率为12MHz, 则复位脉冲宽度至少应为

A. 2 μs	B. 4 μs
C. 6 μs	D. 8 μs
5. MOV A, #0FEH; ADD A, #0FEH 执行后, 累加器A中的内容是

A. A=FAH	B. A=FBH
C. A=FSH	D. A=FCH
6. ROM按照工艺可分为

A. 掩膜ROM、PROM和EPROM	B. 非掩膜ROM、PROM和EPROM
C. 掩膜ROM、非掩膜ROM和EPROM	D. 掩膜ROM、非掩膜ROM和PROM

7. 动态RAM基本存储电路存储二进制信息的形式是

A. 电荷	B. 电子
C. 负电子	D. 正电子
8. 下列属于控制对象中断源的是

A. 打印机中断	B. 键盘中断
C. 电流超越上限中断	D. 被零除中断
9. 中断请求是一种

A. 数据	B. 电信号
C. 脉冲	D. 二进制
10. CPU输入/输出的数据和控制信号是

A. RS232电平	B. COMS电平
C. 1394电平	D. TTL电平
11. 为了减少硬件开销, 提高系统可靠性并降低成本, 单片机控制系统通常采用

A. 静态扫描显示	B. 静动混合扫描显示
C. 动态扫描显示	D. 以上都不对
12. 下列关于ADC的性能指标转换速度说法正确的是

A. 完成一次A/D转换所需时间	B. 完成一次A/D转换所需时间的倒数
C. 完成两次A/D转换所需时间	D. 完成两次A/D转换所需时间的倒数
13. MCS-51在工作方式1下, 串行口的通信波特率是

A. 固定的	B. 可变的
C. 固定为0	D. 以上答案都不对
14. 主从式多机通信程序的查询法是从机通过查询RI和哪一个状态来实现数据的接收或发送的?

A. TI	B. SI
C. XI	D. YI
15. 计算机系统中的板级总线是一种

A. 串行总线	B. 串并级总线
C. 并行总线	D. 扩展总线

二、多项选择题: 本大题共5小题, 每小题2分, 共10分。在每小题列出的备选项中至少有两项是符合题目要求的, 请将其选出, 错选、多选或少选均无分。

16. 以下关于指令说法正确的有

A. 是一种能供机器执行的控制代码	B. 有操作码和地址码
C. 分为单字节、双字节和三字节指令	D. 有序集合就是程序
E. 预先放于运算器中	

17. 通常外设端口的编址方式有
- A. 对外设端口单独编址 B. 同步进行编址
C. 外设端口和存储器统一编址 D. 地址总线编址
E. 逻辑编址
18. 在 MCS-51 的汇编语言中, 下列属于其常用的伪指令是
- A. ORG B. END
C. EQU D. DATA
E. DB
19. 单译码编址存储器由哪几部分组成
- A. 存储阵列 B. 地址译码器
C. 控制电路 D. 三态单向缓冲器
E. 三态双向缓冲器
20. MCS-51 的 8031、8051 和 8751 有 5 个中断源, 属于下列哪些中断类型
- A. 外部中断 B. 内部中断
C. 暂时中断 D. 定时器溢出中断
E. 串行口中断

三、判断题: 本大题共 10 小题, 每小题 1 分, 共 10 分。判断下列各题正误, 正确的在答题卡相应位置涂“A”, 错误的涂“B”。

21. 在微型计算机中, 只有正数才有反码。
22. 程序计数器 PC 是一个 16 位二进制的程序地址寄存器。
23. 单片机在开机时不需要复位。
24. 工程上的实用程序都是采用人工汇编来实现的。
25. 在正常工作时, ROM 中的信息只能读不能写。
26. 静态 RAM 的基本存储电路是触发器。
27. MCS-51 有专门的开中断和关中断指令。
28. 异步传送又称条件传送, 也叫查询式传送。
29. 8031 单片机的每个 I/O 端口的电路形式相同, 功能也完全相同。
30. D/A 转换器的转换精度是指满量程时 DAC 的理论值和实际模拟输出值的接近程度。

第二部分 非选择题

四、名词解释题: 本大题共 5 小题, 每小题 3 分, 共 15 分。

31. 指令周期
32. 指令系统

33. 人工汇编
34. 中断源
35. A/D 转换器

五、简答题: 本大题共 3 小题, 每小题 5 分, 共 15 分。

36. 复位方式下, 程序计数器 PC 中的内容是什么? 这意味着什么?
37. 写出 5 种 MCS-51 的寻址方式。
38. 在进行外部存储器设计中, 地址译码共有哪几种方式? 各有什么特点?

六、程序阅读题: 本大题共 2 小题, 每小题 10 分, 共 20 分。

39. 已知两个 8 位无符号乘数分别放在 30H 和 31H 单元中, 令它们相乘把积的低 8 位放入 32H 单元, 积的高 8 位放入 33H 单元的程序, 其编程如下, 请完成程序。

```
ORG 0100H
(1) _____
MOV A, @RO
INC R0
(2) _____
INC R0
(3) _____
INC R0
(4) _____
INC R0
(5) _____
SJMP $
END
```

40. 写出 $\overline{INT0}$ 为负边沿触发方式的中断初始化程序。

```
(1) _____
(2) _____
(3) _____
```

七、综合题: 本大题共 1 小题, 每小题 15 分, 共 15 分。

41. 某 ROM 存储容量为 $64K \times 8$, 内部采用双译码编址结构。试问它有 X 地址选择线和 Y 地址选择线共多少条? 若改用单译码编址方式, 试问共需要字线多少条?

机密★启用前

2021年4月高等教育自学考试全国统一考试

单片机与接口技术

(课程代码 02613)

注意事项:

1. 本试卷分为两部分, 第一部分为选择题, 第二部分为非选择题。
2. 应考者必须按试题顺序在答题卡(纸)指定位置上作答, 答在试卷上无效。
3. 涂写部分、画图部分必须使用2B铅笔, 书写部分必须使用黑色字迹签字笔。

第一部分 选择题

一、单项选择题: 本大题共15小题, 每小题1分, 共15分。在每小题列出的备选项中只有一项是最符合题目要求的, 请将其选出。

1. ALU的主要功能是进行算术运算和
A. 指令存储 B. 逻辑运算
C. 定时控制 D. 指令译码
2. 8051单片机RST引脚的功能是
A. 允许访问片外存储器输入线 B. 片外ROM选通线
C. 地址锁存允许线 D. 复位信号输入线
3. P2口的第二功能是
A. 8位数据总线 B. 低8位地址总线
C. 16位数据总线 D. 高8位地址总线
4. PC又称为程序计数器, 它是一个几位专用寄存器
A. 8 B. 12
C. 16 D. 20
5. 关于8051单片机的堆栈, 下列说法正确的是
A. 后进先出 B. 先进先出
C. 数据进栈时SP减1 D. 栈顶位置固定不变
6. 关于8051单片机的时序, 下列说法错误的是
A. CPU实质上是一个复杂的同步时序电路 B. 一个机器周期分为6状态
C. 一个机器周期由12个时钟周期组成 D. 指令周期等于2个机器周期

单片机与接口技术试题 第1页(共4页)

7. 指令有多种表示形式, 其中可以直接为计算机识别和执行的指令形式是
A. 二进制表示形式 B. 十六进制表示形式
C. 助记符表示形式 D. 汇编语言表示形式
 8. 指令MOV A, 30H, 其中30H表示的是
A. 立即数 B. 片内RAM直接地址
C. 片外RAM地址 D. 片内RAM间接地址
 9. 下列指令中, 属于寄存器寻址指令的是
A. INC R0 B. MOV @R0, A
C. SJMP LOOP D. MOV A, SP
 10. 下列指令中, 属于运算指令的是
A. MOV A, 50H B. ADD A, R0
C. XCHD A, @R0 D. SJMP NEXT
 11. 中断优先级寄存器的名称是
A. IP B. PCON
C. SCON D. IE
 12. MCS-51单片机的中断标志位中, 不能自动撤除的标志位是
A. IE0 B. IE1
C. TI D. TF0
 13. I/O数据传送的方式中, _____方式能较好解决CPU和外设间的速度匹配问题
A. 同步传送 B. 异步传送
C. 无条件传送 D. DMA传送
 14. 8051单片机和8052单片机的主要区别之一是: 8052单片机增加_____这个功能部件。
A. T0 B. T1
C. T2 D. T3
 15. MCS-51单片机的P1口引脚作输入功能使用时, 需要
A. 先将该引脚对应的驱动管写入0 B. 先将该引脚对应的锁存器写入0
C. 先将该引脚对应的驱动管写入1 D. 先将该引脚对应的锁存器写入1
- 二、多项选择题: 本大题共5小题, 每小题2分, 共10分。在每小题列出的备选项中至少有两项是符合题目要求的, 请将其选出, 错选、多选或少选均无分。
16. 单片机CPU内部的控制器包括
A. 指令部件 B. 时序部件
C. 内部总线 D. 微操作部件
E. IO接口

单片机与接口技术试题 第2页(共4页)

17. 8051 单片机的内部 IO 端口有

- A. P0
- B. P1
- C. P2
- D. P3
- E. P4

18. 8051 单片机内部包含了组成微型计算机所必需的基本功能部件, 这些基本功能部件有

- A. CPU
- B. 存储器
- C. 定时器/计数器
- D. I/O 端口
- E. 中断系统

19. 8051 单片机的汇编语言语句可分为_____和_____两大类

- A. 循环语句
- B. 顺序语句
- C. 指令性语句
- D. 指示性语句
- E. 跳转语句

20. 按照编程方式分类, ROM 可以分为_____、_____和_____三种类型

- A. 掩模 ROM
- B. DROM
- C. EPROM
- D. PROM
- E. XROM

三、判断题: 本大题共 10 小题, 每小题 1 分, 共 10 分。判断下列各题正误, 正确的在答题卡相应位置涂“**A**”, 错误的涂“**B**”。

- 21. 指令是一种能供机器执行的控制代码, 有操作码和地址码两部分。
- 22. 子程序是指完成确定任务并能对其他程序反复调用的程序段。
- 23. 中断源产生的中断请求是随机发生的且无法预料的。
- 24. MCS-51 单片机的外设端口编址方式是单独编址, 并设有专用的 IO 操作指令。
- 25. RET 是中断返回指令。
- 26. 动态 RAM 的基本存储电路是以电荷的形式存储二进制信息的。
- 27. 当单片机与存储器通过总线连接时, 采用全译码方式会产生地址重叠现象。
- 28. INT0 和 INT1 是 8031 单片机的外部中断请求输入线。
- 29. ADC0809 是一种 8 位逐次逼近式 A/D 转换器。
- 30. MCS-51 单片机的串行口工作于方式 1 时, 其波特率是通过定时器来设置的。

第二部分 非选择题

四、名词解释题: 本大题共 5 小题, 每小题 3 分, 共 15 分。

31. 单片机

32. 指令周期

33. RAM

34. A/D 转换器

35. 串行通信

五、简答题: 本大题共 3 小题, 每小题 5 分, 共 15 分。

- 36. 8031 单片机有哪 5 个中断源?
- 37. 根据转换原理分类, 常见 A/D 转换器可以分为哪些不同类型?
- 38. 8051 片内 RAM 容量多少? 可以分为哪几个区?

六、程序阅读题: 本大题共 2 小题, 每小题 10 分, 共 20 分。

39. 程序段 1:

```
ORG 0000H
MOV A, #56H
ANL A, #0FH;
MOV 40H, A
INC 40H
SJMP $
```

执行上述程序段后, A= ①, 内部 RAM 的 (40H)= ②。

40. 程序段 2:

```
ORG 0000H
MOV R1, 20H
MOVA, #00H
NEXT: ADD A, R1
DJNZ R1, NEXT
MOV 30H, A
SJMP $
```

执行上述程序段后, 内部 RAM 的 (30H)= ①, R1= ②。

七、综合题: 本大题共 1 小题, 每小题 15 分, 共 15 分。

- 41. 已知某 MCS-51 单片机的晶振频率为 12MHz, 编程实现: 定时器 T0 工作于方式 2, 定时间隔 100 μ s, 并在 P1.0 引脚输出周期为 200 μ s 的方波信号 (可采用中断或查询方式编程)。

机密★启用前

2020年10月高等教育自学考试全国统一考试

单片机与接口技术

(课程代码 02613)

注意事项:

1. 本试卷分为两部分, 第一部分为选择题, 第二部分为非选择题。
2. 应考者必须按试题顺序在答题卡(纸)指定位置上作答, 答在试卷上无效。
3. 涂写部分、画图部分必须使用2B铅笔, 书写部分必须使用黑色字迹签字笔。

第一部分 选择题

一、单项选择题: 本大题共15小题, 每小题1分, 共15分。在每小题列出的备选项中只有一项是最符合题目要求的, 请将其选出。

1. 单片机CPU的定时控制部件由定时控制逻辑、_____和振荡器等部分组成
A. 指令寄存器 B. 地址寄存器
C. 累加器 D. 地址译码器
2. 8051单片机ALE引脚的作用是
A. 允许访问片外存储器输入线 B. 片外ROM选通线
C. 地址锁存允许线 D. 复位信号输入线
3. P0口的第二功能是
A. 8位数据总线/低8位地址总线 B. 16位地址总线
C. 16位数据总线 D. 高8位地址总线
4. DPTR是数据指针寄存器, 它是一个_____位专用寄存器
A. 8 B. 16
C. 24 D. 32
5. 关于8051单片机堆栈的特点, 正确的是
A. 后进后出 B. 先进后出
C. 数据出栈时SP加1 D. 栈顶位置固定不变
6. 关于8051单片机时序, 下列说法正确的是
A. CPU实质上是一个复杂的同步时序电路
B. 一个机器周期分为12状态
C. 指令周期有单机器周期、双机器周期两种类型
D. 一个机器周期由24个时钟周期组成
7. 指令有多种表示形式, 其中最易于人们识别和读写的指令形式是
A. 二进制表示形式 B. 十进制表示形式
C. 十六进制表示形式 D. 助记符表示形式
8. 指令MOVX A, @DPTR, 其中DPTR的值表示的是
A. 立即数 B. 片内RAM直接地址
C. 片外RAM间接地址 D. 片内RAM间接地址
9. 下列指令中, 属于寄存器间址指令的是
A. MOVC A, @A+DPTR B. MOVC A, @A+PC
C. MOV C, 7FH D. MOV A, @R0
10. 下列指令中, 属于控制转移指令的是
A. MOVA, 50H B. INC DPTR
C. DJNZ R0, LOOP D. SUBB A, @R0
11. 中断允许寄存器的名称是
A. IP B. IE
C. SCON D. TCON
12. MCS-51单片机的中断标志位中, 不能自动撤除的标志位是
A. IE0 B. IE1
C. TF1 D. RI
13. I/O数据传送的方式中, _____方式能大大提高CPU和外设间数据传送的效率
A. 同步传送 B. 异步传送
C. 中断传送 D. DMA传送
14. 8051单片机和8052单片机的主要区别之一是: 8052单片机增加了_____字节的片内RAM。
A. 64 B. 128
C. 256 D. 512
15. MCS-51单片机的程序计数器指的是
A. PC B. SP
C. R0 D. ACC

二、多项选择题：本大题共 5 小题，每小题 2 分，共 10 分。在每小题列出的备选项中至少有两项是符合题目要求的，请将其选出，错选、多选或少选均无分。

16. MCS-51 单片机的指令可以分为
- A. 数据传送
 - B. 算术运算
 - C. 控制转移
 - D. 逻辑运算
 - E. 位操作
17. 下列寄存器中，与定时器/计数器功能相关的寄存器有
- A. TH0
 - B. TL0
 - C. TCON
 - D. TMOD
 - E. PSW
18. I/O 接口的作用有
- A. 实现与不同外设的速度匹配
 - B. 改变数据传送方式
 - C. 改变信号的性质和电平
 - D. 实现时间间隔控制
 - E. 实现对外部事件计数
19. 汇编语句中，属于指示性语句的有
- A. MOV
 - B. DJNZ
 - C. END
 - D. ORG
 - E. EQU
20. 根据基本存储电路存储信息的方式不同，8051 单片机上常用的 RAM 可以分为
- A. 静态 RAM
 - B. DDRAM
 - C. 动态 RAM
 - D. PRAM
 - E. XRAM

三、判断题：本大题共 10 小题，每小题 1 分，共 10 分。判断下列各题正误，正确的在答题卡相应位置涂“A”，错误的涂“B”。

- 21. 8255A 可以扩展三个 8 位的并行 I/O 端口。
- 22. 大容量存储芯片内部地址译码器通常采用双译码编址方式。
- 23. 当串行口发送完一个字节数据时，会自动将 RI 标志置 1。
- 24. MCS-51 单片机的外设端口与存储器采用统一编址方式。
- 25. UVEPROM 中存储的信息可以通过电脉冲擦除。
- 26. 在单片机与存储器通过总线连接时，线选法译码方式会产生地址重叠现象。
- 27. RST 是 8051 单片机的外部中断请求输入线。
- 28. RETI 是中断返回指令。
- 29. CLR C 是位操作指令。
- 30. MCS-51 单片机的串行口在方式 0 时，SBUF 是作为同步移位寄存器使用的。

第二部分 非选择题

四、名词解释题：本大题共 5 小题，每小题 3 分，共 15 分。

- 31. CPU
- 32. 时钟周期
- 33. E²PROM (EEPROM)
- 34. D/A 转换器
- 35. 波特率

五、简答题：本大题共 3 小题，每小题 5 分，共 15 分。

- 36. MCS-51 单片机复位方式下，PC 的内容是什么？有何特殊含义？
- 37. 简述 MCS-51 的几种寻址方式？
- 38. DAC0832 是什么类型的芯片？单片机与 DAC0832 接口时，有哪三种连接方式？

六、程序阅读题：本大题共 2 小题，每小题 10 分，共 20 分。

39. 程序段 1:

```
ORG 0000H
MOV A, #60H
MOV R0, #40H
MOV @R0, A
INC R0
XCH A, R0
SJMP $
```

执行上述程序段后，A= ①，R0= ②，内部 RAM 的 (40H)= ③。

40. 程序段 2:

```
ORG 0000H
MOV A, #80H
MOV DPTR, #2000H
DEC A
MOVX @DPTR, A
INC DPTR
CLRA
MOVX @DPTR, A
```

SJMP \$

执行上述程序段后，外部 RAM 的 (2000H)= ①_____，(2001H)= ②_____。

七、综合题：本大题共 1 小题，每小题 15 分，共 15 分。

41. 已知某 MCS-51 单片机的晶振频率为 12MHz，编程实现：定时器 T1 工作于方式 2，定时间隔 60 μ s，并在 P1.5 引脚输出周期为 120 μ s 的方波信号。（可采用中断或查询方式编程）

2020年8月高等教育自学考试全国统一考试

单片机与接口技术

(课程代码 02613)

注意事项:

1. 本试卷分为两部分, 第一部分为选择题, 第二部分为非选择题。
2. 应考者必须按试题顺序在答题卡(纸)指定位置上作答, 答在试卷上无效。
3. 涂写部分、画图部分必须使用2B铅笔, 书写部分必须使用黑色字迹签字笔。

第一部分 选择题

一、单项选择题: 本大题共15小题, 每小题1分, 共15分。在每小题列出的备选项中只有一项是最符合题目要求的, 请将其选出。

1. 以下不属于MCS-51的指令系统寻址方式的是
A. 相对寻址 B. 直接寻址
C. 寄存器寻址 D. 存储器寻址
2. 8051最多可以配置多少容量的ROM和RAM
A. 64KB B. 32KB
C. 16KB D. 8KB
3. 实现2KB RAM扩展需要几片2114(1K×4)
A. 1 B. 2
C. 3 D. 4
4. 访问片外存储器时, 8051CPU引脚P0输出的信号是
A. 片外存储器低8位地址 B. 片外存储器高8位地址
C. 片内存储器低8位地址 D. 片内存储器高8位地址
5. 80C31从掉电状态退出的唯一方法是
A. 硬件复位 B. 软件复位
C. 进入节电模式 D. 进入编程模式
6. MCS-51单片机在执行指令RETI时对中断响应最长是多少个机器周期
A. 7 B. 8
C. 9 D. 10

7. MCS-51在同级中断的情况下, 优先级最高的中断是
A. T0 B. /INT1
C. T1 D. /INT0
8. 8255A有几种工作模式
A. 1种 B. 2种
C. 3种 D. 4种
9. RS-232C总线逻辑电平采用以下哪项表示“1”
A. +3.5V B. -3.5V
C. -12V D. +12V
10. 十进制85的8421BCD码表述形式是
A. 85H B. 58H
C. 80H D. 05H
11. 16位单片机内部CPU是
A. 8位 B. 16位
C. 32位 D. 64位
12. 不是MCS-51单片机CPU内部定时控制部件的组成部分的部件是
A. 定时控制逻辑 B. 指令寄存器
C. 振荡器OSC D. 存储器
13. 不是同步通信帧组成部分的是
A. 同步字符 B. 数据字符
C. 校验字符CRC D. 起始位0
14. 不是光纤通信的优点的是
A. 光纤通信的传输损耗高 B. 光纤通信的通信容量大
C. 光纤体积小、重量轻 D. 不会受到电磁干扰
15. 以下关于局部总线的描述正确的是
A. 是元件级总线 B. 是内部总线
C. 是芯片与芯片之间的连线 D. 是系统和系统之间的互连线

二、多项选择题: 本大题共5小题, 每小题2分, 共10分。在每小题列出的备选项中至少有两项是符合题目要求的, 请将其选出, 错选、多选或少选均无分。

16. 以下哪些是串行通信的制式
A. 单工通信 B. 全双工通信
C. 半双工通信 D. 多工通信
E. 并行通信
17. MCS-51和DAC0832接口时, 以下哪些是DAC0832的工作方式
A. 直通方式 B. 单缓冲方式
C. 双缓冲方式 D. 串联方式
E. 并联方式

18. 微型计算机由以下哪些部分组成
- A. 显示器 B. ROM 芯片
C. RAM 芯片 D. I/O 接口芯片
E. 中央处理器
19. 8051 内部 CPU 由以下哪些部分组成
- A. 运算器 B. 控制器
C. 地址总线 D. 专用寄存器组
E. 接口芯片
20. 以下关于累加器 A 的作用正确的描述有
- A. 是和外设相连的部件 B. 位于 CPU 中
C. 是一个 8 位的寄存器 D. 可以用来存放操作数
E. 可以用来存放运算结果

三、判断题：本大题共 10 小题，每小题 1 分，共 10 分。判断下列各题正误，正确的在答题卡相应位置涂“A”，错误的涂“B”。

21. ROM 在任何情况下只能读不能写。
22. 指令周期时长大于时钟周期。
23. 无论 RS1, RS0 数值是多少, R0 的地址都是 00H。
24. MCS-51 单片机 PC 存放的是即将执行指令的地址。
25. 并行接口中的并行指的是接口电路和外设之间以并行的方式进行数据传送。
26. MCS-51 单片机中断标志都是由单片机自动清零的。
27. 外设端口编址方式有独立编址和统一编址两种方式。
28. 8051 位寻址的空间为 16 字节。
29. 操作码是汇编语言源程序中不可省略的项。
30. MCS-51 的位寻址区是 ROM 单元。

第二部分 非选择题

四、名词解释题：本大题共 5 小题，每小题 3 分，共 15 分。

31. 奇校验
32. 单片机
33. 脉冲分配器
34. 程序计数器 PC
35. 机器语言

五、简答题：本大题共 3 小题，每小题 5 分，共 15 分。

36. 异步串行通信字符帧格式是什么？
37. D/A 转换器的主要性能指标有哪些？
38. 简述 8051 对中断的响应和处理过程。

六、程序阅读题：本大题共 2 小题，每小题 10 分，共 20 分。

39. 已知程序如下，假设 (20H) = 01H, (30H) = 01H:

```
BEGIN: MOV A,20H
        SUB A,30H
        JZ  A1
        MOV A,#0
        JMP STOP
A1:     MOV A,#0FFH
        STOP: SJMP
```

以上程序运行结束以后 A = ① H, (20H) = ② H, (30H) = ③ H

40. 已知程序运行之前 A=7AH, Cy=1

```
MOV A,#0FH
ANL A,#00H
MOV 30H,#00H
ORL 30H,#0ABH
```

程序运行以后: A = ① H, (30H) = ② H

七、综合题：本大题共 1 小题，每小题 15 分，共 15 分。

41. 假设定时计数器 T0 工作于方式 1, 计数初值为 3CB0H, 要求完成初始化程序段, 部分程序如下, 在横线处填上合适的汇编语句。

```
ORG 1000H
START:  MOV TMOD, ① H
        MOV TH0, ② H
        MOV TL0, ③ H
        MOV IE, ④ H
        SETB ⑤
```